

中国十大品牌教育集团 中国十佳网络教育机构



- 自考名师全程视频授课，图像、声音、文字同步传输，享受身临其境的教学效果；
- 权威专家在线答疑，提交到答疑板的问题在 24 小时内即可得到满意答复；
- 课件自报名之日起可反复观看，不限时间、地点、次数，直到当期考试结束后一周关闭
- 付费学员赠送 1G 超大容量电子信箱；及时、全面、权威的自考资讯全天 24 小时更新；
- 一次性付费满 300 元，即可享受九折优惠；累计实际交费金额 500 元或支付 80 元会员费，可成为银卡会员，购课享受八折优惠；累计实际交费金额 1000 元或支付 200 元会员费，可成为金卡会员，购课享受七折优惠（以上须在同一学员代码下）；

英语/高等数学预备班：英语从英文字母发音、国际音标、基本语法、常用词汇、阅读、写作等角度开展教学；数学针对有高中入学水平的数学基础的同学开设。通过知识点精讲、经典例题详解、在线模拟测验，有针对性而快速的提高考生数学水平。[立即报名！](#)

基础学习班 依据全新考试教材和大纲，由辅导老师对教材及考试中所涉及的知识进行全面、系统讲解，使考生从整体上把握该学科的体系，准确把握考试的重点、难点、考点所在，为顺利通过考试做好知识上、技巧上的准备。[立即报名！](#)

真题串讲班 教育部考试中心已经启动了自考的国家题库建设，熟练掌握自考历年真题成为顺利通过考试的保障之一。自考 365 网校与权威自考辅导专家合作，推出真题串讲班网上辅导课程。通过对课程的整体情况分析 & 近 3 次考试的真题讲解，全面梳理考试中经常出现的知识点，并对重点难点问题配合典型例题扩展讲解。串讲班课程在考前一个月左右开通。[立即报名！](#)

习题班 自考 365 网校与北大燕园合作推出，每门课程均涵盖该课程全部考点、难点，在线测试系统按照考试难度要求自动组卷、全程在线测试、提交后自动判定成绩。我们相信经过反复练习定能使您迅速提升应试能力，使您考试梦想成真！[立即报名！](#)

自考实验班：针对高难科目开设，签协议，不及格返还学费。全国限量招生，报名咨询 010-82335555 [立即报名！](#)

全国 2008 年 10 月高等教育自学考试

微型计算机及接口技术试卷

- 1、在 8086CPU 的四个段寄存器中，用于指向当前堆栈段的是 []
A、CS B、DS C、ES D、SS
- 2、8086 处理器的标志寄存器中定义了 9 位，其中 3 位是控制位，6 位是状态位。下述 4 位标志位中不属于状态位的是 []
A、PF B、DF C、OF D、AF
- 3、当 8086 处理器采样到 READY=0 时，则 8086 将 []
A、执行停机操作 B、执行空操作 C、插入空闲周期 D、插入等待周期
- 4、由 8088 处理器组成的 PC 机中数据线是 []
A、8 条单向线 B、16 条单向线 C、8 条双向线 D、16 条双向线
- 5、当 8086CPU 在执行存储器写操作时，在 CPU 引脚上依次发出 []
A、地址值、写信号、数据值 B、写信号、地址值、数据值
C、数据值、地址值、写信号 D、地址值、数据值、写信号
- 6、对于 8086CPU 而言，指令周期、总线周期和时钟周期之间的关系是 []
A、一个总线周期由若干个指令周期组成 B、指令周期就是总线周期
C、时钟周期与总线周期相同 D、一个指令周期由若干个时钟周期组成

- 7、 Pentium MMX 微处理器，又称为“多能奔腾”，其 MMX 技术主要指 []
A、多媒体处理 B、协处理器功能 C、超标量技术 D、流水线技术
- 8、 Pentium 芯片与 80486 芯片的区别之一是 []
A、有浮点处理功能 B、片内集成有 Cache
C、内部数据总线为 32 位 D、外部数据总线为 64 位
- 9、与 LOOP P1 指令近似相当的指令组是 []
A、DEC CX B、DEC CX C、INC CX D、INC CX
JZ P1 JNZ P1 JNZ P1 JMP P1
- 10、执行如下程序段后，AX 等于 []
MOV AX, 0ABCDH
SHR AX, 1
ADC AX, 0
A、55E6H B、55E7H C、5798H D、5799H
- 11、一 SRAM 芯片的存储容量为 8KB (即 $8K \times 8\text{bit}$)，则它的地址线应为 []
A、 $A_0 \sim A_7$ B、 $A_0 \sim A_{11}$ C、 $A_0 \sim A_{12}$ D、 $A_0 \sim A_{13}$
- 12、DRAM 芯片刷新逻辑除提供刷新地址外，还必须提供的控制信号是 []
A、 $\overline{RAS} = "1"$ 和 $\overline{WE} = "1"$ B、 $\overline{RAS} = "1"$ 和 $\overline{WE} = "0"$
C、 $\overline{RAS} = "0"$ 和 $\overline{WE} = "1"$ D、 $\overline{RAS} = "0"$ 和 $\overline{WE} = "0"$
- 13、8086/8088 访问地址为 100H 的端口时，必须采用的寻址方式是 []
A、直接寻址方式 B、寄存器间接寻址方式
C、变址寻址方式 D、立即寻址方式
- 14、8086/8088CPU 的寄存器中，能在 I/O 操作时用作端口地址寄存器的是 []
A、AX B、BX C、CX D、DX
- 15、芯片 74LS245 在 8086CPU 系统中用作 []
A、总线锁存器 B、总线缓冲器 C、总线收发器 D、总线控制器
- 16、中断方式的特点是 []
A、CPU 和外设串行工作，传送数据和主程序串行工作
B、CPU 和外设串行工作，传送数据和主程序并行工作
C、CPU 和外设并行工作，传送数据和主程序串行工作
D、CPU 和外设并行工作，传送数据和主程序并行工作
- 17、需要在内存和外设之间高速、成组地传送数据时，应该采用的输入/输出传输控制方式是 []
A、无条件传送 B、程序查询传送 C、中断传送 D、DMA 传送
- 18、8086 中断系统中，中断优先级由高到低的顺序是 []
A、内部中断，不可屏蔽中断，可屏蔽中断，单步中断
B、内部中断，单步中断，不可屏蔽中断，可屏蔽中断
C、不可屏蔽中断，内部中断，可屏蔽中断，单步中断
D、不可屏蔽中断，可屏蔽中断，内部中断，单步中断

- 19、8086CPU 响应某一外部可屏蔽中断请求后，该中断源的中断类型码送入 CPU 是通过 CPU 的 []
- A、地址总线 B、数据总线 C、控制总线 D、状态总线
- 20、某一中断服务程序的入口地址存在中断向量表的 0020H-0023H 存储单元中，则该中断对应的中断类型码是 []
- A、05H B、08H C、10H D、20H

得分	评卷人	复查人

二、多项选择题（本大题共 5 小题，每小题 2 分，共 10 分）

在每小题列出的五个备选项中至少有两个是符合题目要求的，请将其代码填写在题后的括号内。错选、多选、少选或未选均无分。

- 21、存储容量为 $64K \times 1b$ 的 DRAM 芯片 2164 的引脚有 []
- A、 $A_{15} \sim A_8$ B、 $A_7 \sim A_0$ C、 \overline{RAS}
- D、 \overline{CAS} E、 D_{IN} 和 D_{OUT}
- 22、8086 系统中，CPU 在由偶存储体和奇存储体组成的存储系统中读一个“对准的”字数据时，需要产生的控制信号有 []
- A、 $A_0 = "0"$ B、 $A_0 = "1"$ C、 $\overline{BHE} = "0"$
- D、 $\overline{BHE} = "1"$ E、 $DT / \overline{R} = "0"$
- 23、微机系统中，CPU 能直接访问的存储器是 []
- A、DRAM B、Cache C、固定硬盘
- D、移动硬盘 E、CDROM
- 24、查询传送方式输出接口电路中有 []
- A、控制端口 B、状态端口 C、数据输出端口
- D、数据输入端口 E、中断控制逻辑
- 25、当外部有中断请求，CPU 未响应，可能的原因是 []
- A、CPU 刚执行完 HALT 指令
- B、CPU 当前关中断
- C、CPU 在执行高优先权的中断服务程序
- D、当前执行 DMA 操作
- E、CPU 在执行非屏蔽中断服务

得分	评卷人	复查人

三、判断改错题（本大题共 5 小题，每小题 2 分，共 10 分）
判断下列各题正误，正者在括号内打“√”，误者在括号内打“×”并加以改正。

26、微型计算机是指由微处理器、内存储器以及输入/输出设备和相应的辅助电路构成的裸机。【 】

27、地址总线是一种双向总线，其功能是微处理器向内存储器和 I/O 接口传送地址。【 】

28、8086CPU 采用 EU 和 BIU 部件独立工作，这样，在大多数情况下，CPU 可以同时一条指令进行取指令、分析、执行。【 】

29、8253 的每个计数通道中的核心部件是计数执行单元 CE（减法计数器），在所有工作方式中，当 CE 值减为 0 时，必然会自动装入计数初值。【 】

30、总线是二个模块（子系统或设备）之间相互通信以实现数据传送的公共通路。【 】

得分	评卷人	复查人

四、简答题（本大题共 5 小题，每小题 4 分，共 20 分）

31、MOV AX, BX
 NOT AX
 ADD AX, BX
 INC AX

执行上述指令后

AX=_____， ZF=_____， CF=_____。

32、存储器系统片选控制方法中的全译码法和部分译码法有什么不同？

33、简述中断控制器 8259A 的主要功能。

34、请写出异步串行传送的数据帧格式。

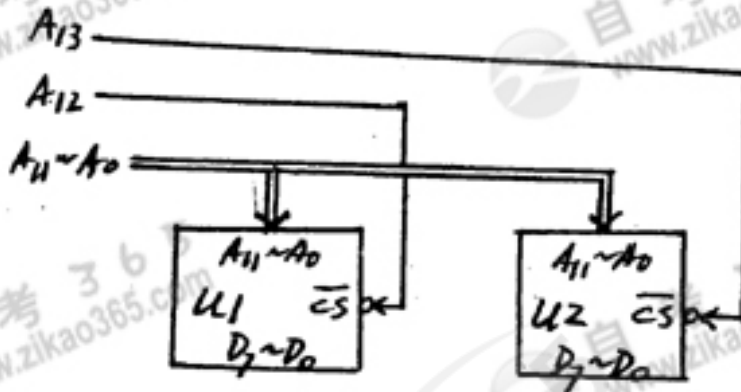
35、什么是“整合型芯片组”？

得分	评卷人	复查人

五、简单分析设计题 (本大题共 3 小题, 第 36 小题 6 分, 第 37~38 小题各 7 分, 共 20 分)

36、如题 36 图所示, 存储器由两片存储器芯片 u_1 和 u_2 组成, 采用线选法实现片选控制, 则两片存储芯片的地址范围应为: u_1 的地址范围=_____ ;

u_2 的地址范围=_____。

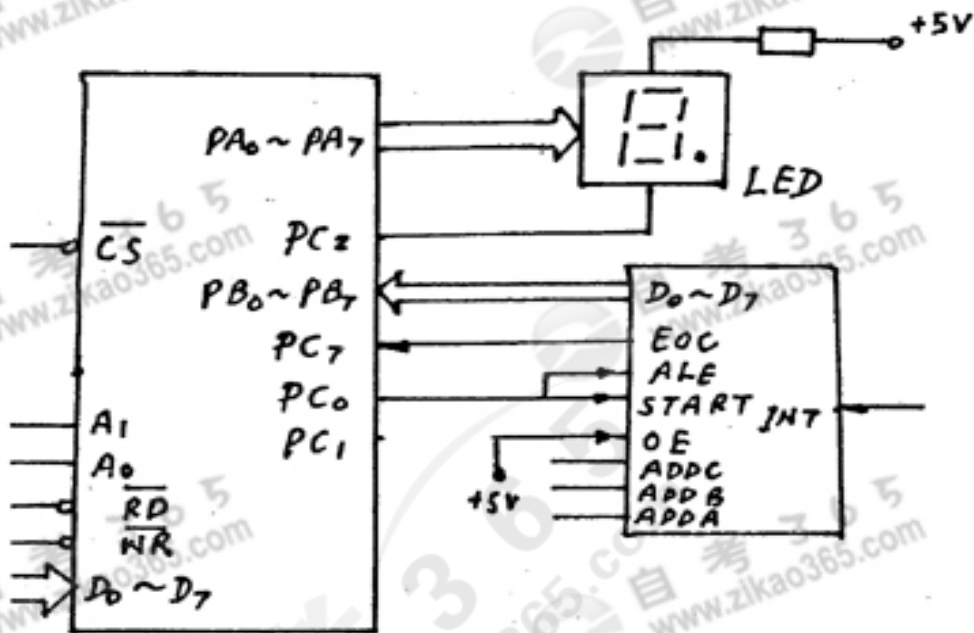


题 36 图

37、某指示灯用低电平驱动点亮。现要求用 8253 的 OUT_0 输出端控制指示灯, 当向 $GATE_0$ 端输入一个上升沿的控制信号, 指示灯点亮 1 秒钟。已知输入时钟频率为 5KHZ。端口地址为 80H~83H。要求:

- (1) 写出该通道的工作方式及名称;
- (2) 写出写入计数初值的程序段, 要求采用二进制计数。

- 38、8255A 同 ADC0809 以及 7 段 LED 显示器接口如题 38 图所示，要求将 IN7 的模拟量转换为数字量，输入 8255A 的 PB 口，然后按数字量的大小控制 LED 管显示，若数字量 < 80H，LED 显示 “1”（字形码为 0F9H）；数字量 ≥ 80H，LED 显示 “0”（字形码为 0C0H）；7 段 LED 显示器工作条件是：PC2=0。其控制程序如下（注：初始化程序段与 A/D 转换启动程序段略），请将符合空缺处要求的答案填在题后的空格内。



题 38 图

```

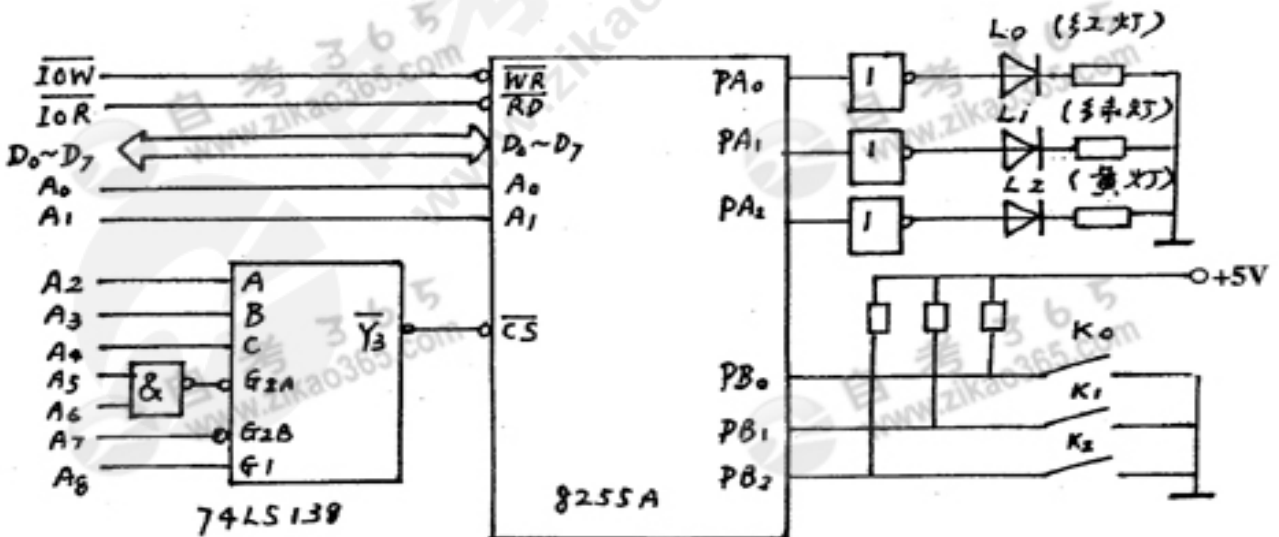
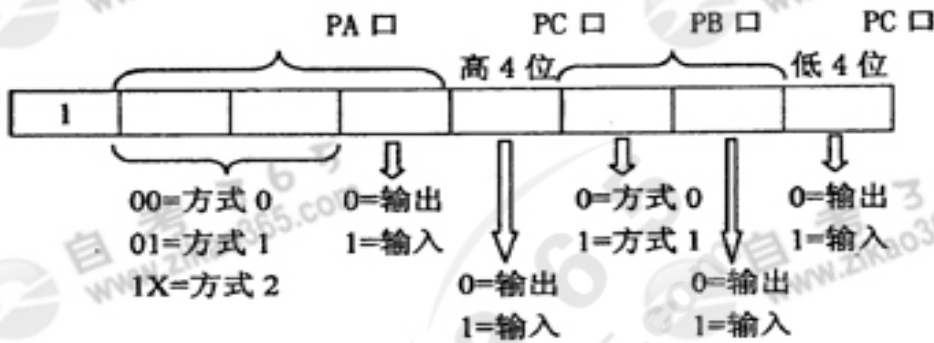
LOP:  IN AL, PC 口地址          ; 读 EOC
      TEST AL, ①
      ② LOP
      IN AL, PB 口地址          ; 读转换后的数字量
      TEST AL, ③
      MOV AL, ④                 ; PC2 置 0, 使 LED 工作
      OUT 控制口地址, AL
      JZ ⑤                       ; 数字量 < 80H
      MOV AL, ⑥                 ; 显示 0
      OUT PA 口地址, AL
      JMP DONE
SET1: MOV AL, ⑦                 ; 显示 1
      OUT PA 口地址, AL
DONE: HLT
    
```


答：① _____； ② _____；
 ③ _____； ④ _____；
 ⑤ _____； ⑥ _____；
 ⑦ _____。

得分	评卷人	复查人

六、综合分析设计题（本大题共 2 小题，每小题 10 分，共 20 分）

39、8255 用作发光二极管 L0、L1、L2 和开关 K0、K1、K2 的接口如题 39 图所示。8255 的方式控制字格式如下：



题 39 图

要求:

- (1) 计算 8255A 的端口地址;
- (2) 写出 8255A 的 PA 口和 PB 口各应工作于 8255A 的哪种工作方式 (方式 0、方式 1 还是方式 2)?
- (3) 该接口中 PA 口和 PB 口各处于哪种控制方式 (无条件传送、查询输入、查询输出还是程序中中断)?

40、题 39 图接口中通过检测开关 K0、K1、K2 的通/断状态,控制三个发光二极管的点亮和熄灭。要求:

K0、K1、K2 全部接通时, L0 点亮;
K0、K1、K2 全部断开时, L1 点亮;
其余状态, L2 点亮。

其控制程序如下, 请将符合空缺处要求的答案填在题后的空格中。

```
MOV    DX, 控制口地址    ; 8255A 初始化
MOV    AL, ①              ; 方式控制字中无关项置 0
OUT    DX, AL
LOP:   MOV    DX, PB 口地址 ; 检查开关状态
        IN    AL , DX
        AND   AL , ②          ; 保留低 3 位
        CMP   AL , 00H        ; 是否全通
        JZ   RED
        CMP   AL , ③          ; 是否全断
```

```
JZ GREEN
MOV AL, 03H ; 置黄灯 (L2) 亮
JMP DISPLED
RED: MOV AL, ④ ; 置红灯 (L0) 亮
      JMP DISPLED
GREEN: MOV AL, ⑤ ; 置绿灯 (L1) 亮
DISPLED: MOV DX, PA 口地址 ; 点亮相应的 LED
          OUT DX, AL
          JMP LOP
```

答: ① _____; ② _____;
③ _____; ④ _____;
⑤ _____。