

- A.内存扩展寻址编址方式 B.虚拟存储器编址方式
C.外围设备的单独编址方式 D.统一编址方式
- 14.以下不属于输入输出接口要执行的功能是（ ）
A.数据缓存 B.数据格式转换
C.执行算术逻辑运算 D.设备的工作状态设置
- 15.完全由计算机程序控制来实现 CPU 和外围设备之间的数据传输的输入输出控制方式是（ ）
A.程序查询方式 B.程序中断方式
C.DMA 方式 D.通道方式

二、填空题（本大题共 10 小题，每小题 2 分，共 20 分）

请在每小题的空格中填上正确答案。错填、不填均无分。

- 16.用高级语言编写的源程序是不能直接执行的，将其翻译成目标程序的软件是_____。
- 17.设 RS 型触发器的输入端为 R 和 S，输出的原码端为 Q。如果 R 为 0 电位、Q 为 0 电位，那么 S 端应为_____电位。
- 18.CRC 码的全称是_____。
- 19.单符号位操作检测溢出的方法是当加数和被加数符号相同时，若运算结果的符号与操作数的符号_____时，表示溢出。
- 20.在浮点数加减法运算中，完成尾数求和后，一般接着进行的操作是_____。
- 21.执行一地址指令格式的加法运算时，其中一个操作数在指令的地址码给出，另一个操作数寄存在_____中。
- 22.在_____寻址方式下，指令中的地址码就是存放操作数地址的地址。
- 23.存储器硬件设备与管理存储器的软件一起合称为_____。
- 24.通道是具有特殊功能的处理器，它有自己的_____专门负责数据输入输出的传输控制。
- 25.显示设备一般的显示标准有分辨率、刷新频率、_____等指标。

三、计算题（本大题共 5 小题，每小题 4 分，共 20 分）

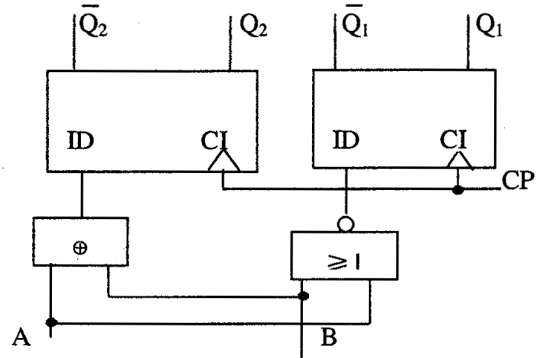
- 26.化简逻辑表达式 $A\bar{B}+B+ABCD+A\bar{B}\bar{C}\bar{D}+\bar{A}BCD$ 。
- 27.写出十进制数 35.25 在计算机中的浮点数形式，设阶码取 6 位补码（含一位符号位），尾数为 10 位原码（含一位符号位）。
28. 已知 $X=-0.01001$ ， $Y=-0.11010$ ，要求用补码运算计算 $X-Y$ （应给出计算过程），同时指出运算结果是否溢出？
29. 试分别写出以下运算的结果：
- （1）对 8 位补码操作数 1101 0101 算术左移一位；
 - （2）对 8 位补码操作数 1101 0101 算术右移一位；
 - （3）对 8 位操作数 1001 1001 逻辑左移一位；

(4) 对 8 位操作数 1001 1001 逻辑右移一位。

30. 设存储器的存储容量 C 为 1MB，数据寄存器的位数（数位线）为 8。试问其地址寄存器应为多少位？

四、简答题（本大题共 7 小题，第 31、32、34、35、36 小题各 4 分，第 33、37 小题各 5 分，共 30 分）

31. 设在如题 31 图所示的电路中，A 输入 1 电位，B 输入 1 电位。那么 CP 端由 0 电位跳变到 1 电位后触发器 Q_1 和 Q_2 的状态是什么？



题 31 图

32. 计算机中采用二进制表示有哪些好处？

33. 数据校验码如何进行错误校验？其原理是什么？

34. (1) 简述指令周期、时钟周期的基本含义。

(2) 简单说明指令周期、CPU 周期、时钟周期之间的关系。

35. 微程序应由哪类人员设计？何时将其存储在什么存储器？实现什么功能？

36. 试依序写出存储器接到写操作命令时应完成的四个操作步骤。

37. CPU 响应中断请求后，在中断处理过程中，第一步必须执行什么操作？为什么要执行这一步操作？