

中国十大品牌教育集团 中国十佳网络教育机构

- | | |
|--|---|
| <input checked="" type="checkbox"/> 上市公司 实力雄厚 品牌保证 | <input checked="" type="checkbox"/> 权威师资阵容 强大教学团队 |
| <input checked="" type="checkbox"/> 历次学员极高考通过率 辅导效果有保证 | <input checked="" type="checkbox"/> 辅导紧跟命题 考点一网打尽 |
| <input checked="" type="checkbox"/> 辅导名师亲自编写习题与模拟试题 直击考试精髓 | <input checked="" type="checkbox"/> 专家 24 小时在线答疑 疑难问题迎刃而解 |
| <input checked="" type="checkbox"/> 资讯、辅导、资料、答疑 全程一站式服务 | <input checked="" type="checkbox"/> 随报随学 反复听课 足不出户尽享优质服务 |

开设班次: (请点击相应班次查看班次介绍)

基础班	串讲班	精品班	套餐班	实验班	习题班	高等数学预备班	英语零起点班
-----	-----	-----	-----	-----	-----	---------	--------

网校推荐课程:

思想道德修养与法律基础	马克思主义基本原理概论	大学语文	中国近现代史纲要
经济法概论(财经类)	英语(一)	英语(二)	线性代数(经管类)
高等数学(工专)	高等数学(一)	线性代数	政治经济学(财经类)
概率论与数理统计(经管类)	计算机应用基础	毛泽东思想、邓小平理论和“三个代表”重要思想概论	

[更多辅导专业及课程>>](#)[课程试听>>](#)[我要报名>>](#)

全国 2010 年 4 月高等教育自学考试 计算机组成原理试题 课程代码: 02318

一、单项选择题(本大题共 15 小题, 每小题 2 分, 共 30 分)

在每小题列出的四个备选项中只有一个是符合题目要求的, 请将其代码填写在题后的括号内。错选、多选或未选均无分。

1. 若十进制数为 101, 则其对应的二进制数为 ()
- A. 01100101 B. 01010011
C. 01110001 D. 01010010
2. 若十进制数为 -49, 则其对应的补码 $[X]_{补}$ 为 ()
- A. 11100011 B. 11111001
C. 11001111 D. 11001110
3. $n+1$ 位定点小数的反码表示范围是 ()
- A. $-1+2^{-n} \leq X \leq 1-2^{-n}$ B. $-2^{n+1} \leq X \leq 2^n - 1$
C. $-1-2^n \leq X \leq 1+2^n$ D. $-2^n \leq X \leq -2^{n+1}$
4. 存取速度最快的存储器是 ()
- A. 主存 B. 硬盘
C. 高速缓存 D. 光盘

- C.已执行的指令
D.指令地址
- 15.中断屏蔽字的作用是 ()
- A.暂停外设对主存的访问
B.暂停对某些中断的响应
C.暂停对一切中断的响应
D.暂停 CPU 对主存的访问

二、名词解释题 (本大题共 3 小题, 每小题 3 分, 共 9 分)

16. RAM
17. 指令系统
18. 显示器分辨率

三、简答题 (本大题共 6 小题, 每小题 5 分, 共 30 分)

19. RAM 与 ROM 有何异同?
20. 什么是指令格式? 计算机指令为什么要有一定的格式?
21. CPU 主要有哪些基本功能? CPU 主要由哪些基本部件构成?
22. 总线上有哪些信息传输方式? 各有哪些特点?
23. 中断的过程与子程序调用的区别是什么?
24. 若 CPU 中寄存器内容如下, 现指令中给出寄存器与其单元内容之间对应关系如下, 按寄存器 R_1 间接寻址方式读取的操作数是什么?

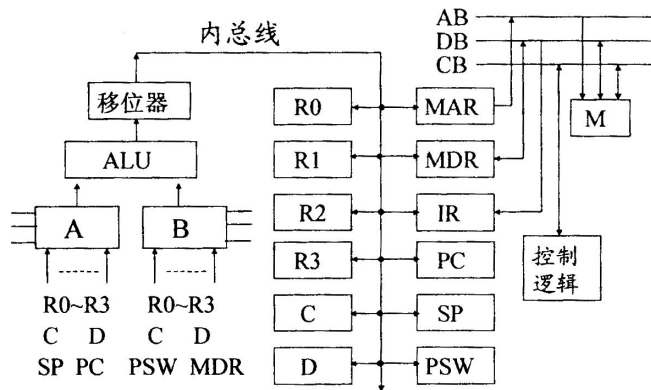
寄存器	内容	单元地址	存储内容
R_0	1000H	1000H	3A00H
R_1	3A00H	2000H	1000H
R_2	2000H	3A00H	2000H
R_3	3C00H	3C00H	3C00H

四、简单应用题 (本大题共 2 小题, 每小题 9 分, 共 18 分)

25. 用 Booth 算法计算 $7 \times (-4)$ 的 4 位补码乘法运算, 要求写出其运算过程。
26. 设有计算机的 CPU 数据通路及其与存储器的连接结构如下图所示, 其中, $R_0 \sim R_3$ 为通用寄存器, IR 为指令寄存器, PC 为程序计数器, SP 为堆栈指针, C 和 D 为暂存器, MAR 为存储器地址寄存器, MDR 为存储器数据缓冲寄存器。

试写出转移指令 ADD (R_3), (R_0) 的执行流程。

注: 指令功能为加法操作, (R_3) 和 (R_0) 分别为采用寄存器间接寻址的源操作数和目的操作数。



五、存储器设计题（本大题共 1 小题，13 分）

27. 用 $4K \times 1$ 位/片的存储芯片构成 32KB 存储器，地址线为 A_{15} （高）~ A_0 （低）

- (1) 需要几片这种存储芯片？
- (2) 32KB 存储器需要哪几位地址寻址？
- (3) 在这些地址线中，加至各芯片的地址线是哪几位？
- (4) 用于产生片选信号的地址线是哪几位（译码法）？