

浙江省 2011 年 10 月高等教育自学考试
单片机原理及应用试题
课程代码：02358

一、填空题(本大题共 11 小题，每空 2 分，共 30 分)

请在每小题的空格中填上正确答案。错填、不填均无分。

1. 8 位无符号二进制数中，最小的十进制数是_____。
2. 单片机中，设置堆栈指针 SP 为 57H 后发生子程序调用，这时 SP 变为_____。
3. 当 8051 单片机 RST 信号复位时，堆栈指针 SP 值为_____。
4. 8052 单片机有_____个中断源。
5. 8051 中唯一不可寻址的 16 位寄存器为_____。
6. 伪指令中，位定义命令为_____。
7. 串行通信中，双机通信时要求两机的_____相同。
8. 帧格式为 1 个起始位、8 个数据位和 1 个停止位的异步串行通信方式是方式_____。
9. 在 8051 单片机系统中，为外扩存储器准备了_____条地址线，其中低位地址线由_____提供，高位地址线由_____提供。
10. 常用的 A/D 转换原理有_____式、_____式和_____式。
11. 串行接口把帧中格式信息滤除而保留数据位的操作是_____化。

二、判断题(本大题共 5 小题，每小题 2 分，共 10 分)

判断下列各题，正确的在题后括号内打“√”，错的打“×”。

1. 单片机芯片内部提供了一定数量的工作寄存器，这样做的好处是为了减少程序长度。()
2. 汇编语言是机器可以直接执行的语言。()
3. 在 8051 单片机中可以设置串行中断为最高优先级中断。()
4. 8051 单片机系统中，采用统一编址方式。()
5. 8051 单片机串行发送和接收寄存器公用一个地址，统一使用 SBUF。()

三、简答题(本大题共 3 小题，每小题 4 分，共 12 分)

1. 简述 51 单片机中断响应顺序。
2. 简述单片机按键抖动产生机理及去抖动的方法(2 种)。
3. 请写出 51 单片机的内部 RAM，外部 RAM，内部 ROM 和外部 ROM 数据传送的汇编操作指令。

四、读程序题(本大题共 4 小题, 每小题 6 分, 共 24 分)

1. 写出下列指令的功能。

```
MOV C, bit
```

```
RL A
```

```
INC A
```

2. 下列指令执行后, (A) = _____, (10H) = _____, (OV) = _____。

```
MOV A, #78
```

```
MOV 10, #20
```

```
ADD A, 10
```

3. 假定晶振频率 12MHz, 下面程序从 LOOP 开始程序定时时间为 _____, 若用软件实现定时时间加倍, 请用两种方法实现:

方法 1: _____。

方法 2: _____。

```
MOV R5, #10
```

```
LOOP: NOP
```

```
NOP
```

```
DJNZ R5, LOOP
```

4. 8051 单片机 TIME1 初始化程序中, 最有可能错误的寄存器是 _____, 应改为 _____, 程序的期望的单次定时时间为 _____ 个机器周期。

```
MOV TMOD, #02H
```

```
MOV TH1, #156
```

```
MOV TL1, #156
```

```
SETB TR1
```

```
SETB ET1
```

```
SETB EA
```

五、综合题(本大题共 3 小题, 每小题 8 分, 共 24 分)

1. 在程序存储器首地址为 tab 的数据表中, 有 7 个数据, 试编程将此数据表拷贝至内部 RAM 中, 要求数据表首地址位于 RAM 的 30H 处。

2. 试编写 8 字节加法子程序, 要求加数位于内部 RAM 30H 开始单元 (低位在前), 被加数位于内部 RAM 40H 开始单元 (低位在前), 和存放在内部 RAM 30H 开始单元 (低位在前)。

3. 已知 51 单片机系统晶振频率为 6MHz，请利用定时器 1 工作方式 1, 软件查询方式在 P1. 1 输出频率为 10Hz 的方波，写出定时设计过程及完整程序。

