

- | | |
|--|---|
| <input checked="" type="checkbox"/> 上市公司 实力雄厚 品牌保证 | <input checked="" type="checkbox"/> 权威师资阵容 强大教学团队 |
| <input checked="" type="checkbox"/> 历次学员极高考通过率 辅导效果有保证 | <input checked="" type="checkbox"/> 辅导紧跟命题 考点一网打尽 |
| <input checked="" type="checkbox"/> 辅导名师亲自编写习题与模拟试题 直击考试精髓 | <input checked="" type="checkbox"/> 专家 24 小时在线答疑 疑难问题迎刃而解 |
| <input checked="" type="checkbox"/> 资讯、辅导、资料、答疑 全程一站式服务 | <input checked="" type="checkbox"/> 随报随学 反复听课 足不出户尽享优质服务 |

开设班次: (请点击相应班次查看班次介绍)

基础班	串讲班	精品班	套餐班	实验班	习题班	高等数学预备班	英语零起点班
-----	-----	-----	-----	-----	-----	---------	--------

网校推荐课程:

思想道德修养与法律基础	马克思主义基本原理概论	大学语文	中国近现代史纲要
经济法概论(财经类)	英语(一)	英语(二)	线性代数(经管类)
高等数学(工专)	高等数学(一)	线性代数	政治经济学(财经类)
概率论与数理统计(经管类)	计算机应用基础	毛泽东思想、邓小平理论和“三个代表”重要思想概论	

[更多辅导专业及课程>>](#)

[课程试听>>](#)

[我要报名>>](#)

全国 2012 年 1 月高等教育自学考试 微型计算机原理及应用试题 课程代码: 02277

一、单项选择题 (本大题共 20 小题, 每小题 1 分, 共 20 分)

在每小题列出的四个备选项中只有一个是符合题目要求的, 请将其代码填写在题后的括号内。错选、多选或未选均无分。

1. 某微机系统的地址总线为 32 位, 其内存最大容量为()
A. 1MB
B. 16MB
C. 32MB
D. 4GB
2. 8421 BCD 码 00010100 B 表示的十进制数为()
A. 14
B. 20
C. 24
D. 120
3. 当运算结果的最高位为 1 时, 标志位()
A. CF=1
B. OF=1
C. SF=1
D. ZF=1
4. 8086 存储器分段, 每个段不超过()
A. 16KB
B. 32KB
C. 64KB
D. 1MB
5. 在系统复位时, 下列寄存器中不会清零的寄存器是()
A. CS
B. DS
C. ES
D. SS
6. 下列数据传送指令中, 错误的是()

15. 在浮点表示法中, 用于表示整个数的正负的是()
- A. 尾符 B. 尾数
C. 阶符 D. 阶码
16. 设 AX=6789H, 执行 CBW 指令后, AX 中的内容是()
- A. 0089H B. 6789H
C. 8089H D. 0FF89H
17. 设 AL=56H, 执行 XOR AL, 87H 后, AL 中的内容是()
- A. 06H B. 87H
C. 0D1H D. 0D7H
18. 为了使字符串指令执行时, SI、DI 自动减量, 应先使用的指令是()
- A. CLC B. STC
C. CLD D. STD
19. 有数据定义 A DB 12H, 34H, 56H, 78H, 执行指令 MOV AX, WORD PTR A+2 后, AX 中的内容是()
- A. 3412H B. 3414H
C. 5634H D. 7856H
20. 下列关于 DMA 数据传送方式的说法, 正确的是()
- A. DMA 传送数据过程不需要 CPU 干预
B. 中断传送数据的速度高于 DMA 方式
C. DMAC 不支持成组数据传送方式
D. DMAC 在数据传送结束后继续占有数据总线

二、多项选择题 (本大题共 5 小题, 每小题 2 分, 共 10 分)

在每小题列出的五个备选项中至少有两个是符合题目要求的, 请将其代码填写在题后的括号内。错选、多选、少选或未选均无分。

21. 下列 8086 微处理器引脚信号中, 属于输入信号的有()
- A. ALE B. HLDA
C. HOLD D. INTR
E. NMI
22. 下列关于半导体存储器芯片与 CPU 连接的说法中, 正确的有()
- A. 通常采用 74LS138 作为地址译码器
B. 片内地址线直接接到所要访问的存储器芯片的地址引脚
C. CPU 的存储器读写信号需同存储器芯片的控制信号线连接
D. 根据需要可在总线上加接缓冲器和驱动器, 以增加 CPU 的负载能力
E. 片外地址线经地址译码器译码后输出, 作为存储器芯片的片选信号, 用来选中 CPU 所要访问的存储器芯片
23. 确定中断优先级的方法有()

- A. 软件查询
B. 硬件查询
C. 中断嵌套
D. 延时等待
E. 中断优先级编码电路
24. 设 AX=0001H, 下列指令执行后, 可以使标志位 ZF=1 的指令有()
A. DEC AX
B. INC AX
C. CMP AX, 1
D. OR AX, 1
E. XOR AX, 1

25. 设有数据定义如下:

BUF1 DB 10 DUP (0AH)

BUF2 DW 10 DUP (0A0BH)

- 下列指令执行后, 可以使 AL 寄存器内容为 0AH 的指令有()
A. MOV AL, BUF1
B. MOV AL, LENGTH BUF1
C. MOV AL, LENGTH BUF2
D. MOV AL, BYTE PTR BUF2
E. MOV AL, BYTE PTR BUF2+1

三、填空题 (本大题共 5 小题, 每小题 2 分, 共 10 分)

请在每小题的空格中填上正确答案。填错、不填均无分。

26. 8086 微处理器的执行部件由____、标志寄存器、____和 EU 控制系统等组成。
27. SRAM 芯片 61 16 的存储容量为____, 该芯片有____条地址线。
28. PC 总线的 62 条信号线按功能可以分为地址线、数据线、控制线、____、____五类。
29. 十进制数 -11 的 8 位二进制原码为____, 补码为____。
30. 指令 MOV AX, SEG BUF 的功能是把变量 BUF 的____送到 AX 中, 而指令 MOV BX, OFFSET BUF 的功能是把变量 BUF 的____送到 BX 中。

四、简答题 (本大题共 5 小题, 每小题 5 分, 共 25 分)

31. 设 CS=1040H, DS=2050H, SS=3060H, BP=0010, SP=0120H, 某一个存储器操作数 VAL 的偏移地址为 0100H, 试问栈顶存储单元和存放操作数 VAL 的存储单元的物理地址分别是什么?
32. 为使 74LS138 译码器的输出端 $\overline{Y_1}$ 为低电平, 而其它 7 个输出端均为高电平, 应该在它的 3 个“选择输入端” C、B、A 和 3 个“使能输入端” G_1 、 $\overline{G_{2A}}$ 、 $\overline{G_{2B}}$ 上分别加上怎样的电平信号?
33. 设 DS=2000H, BX=0100H, SI=0002H, (20100H)=12H, (20101H)=34H, (20102H)=56H, (20103H)=78H, (21200H)=2AH, (21201H)=4BH, (21202H)=6CH, (21203H)=8DH, 试说明下列各条指令执行后, AX 寄存器中的内容是多少?

- (1) MOV AX, 1200H
(2) MOV AX, BX

(3) MOV AX, [1200H]

(4) MOV AX, [BX]

(5) MOV AX, [BX+SI]

34. 设有数据定义语句 DA1 DB 'AB', 0, 0, 'CD', 0, 0。请分别用助记符 DW 和 DD 改写它。

35. 程序控制传送方式有哪几种?程序控制传送方式的特点是什么?

五、分析题 (本大题共 2 小题, 每小题 10 分, 共 20 分)

36. 阅读下面的程序段

```
DAT DB 56H
A DB ?
B DB ?
⋮
MOV AL, DAT
MOV BL, AL
MOV CL, 4
SHR BL, CL
MOV A, BL
AND AL, 0FH
MOV B, AL
```

请回答: (1) 程序段执行完后, A=_____, B=_____。

(2) 如果变量 DAT 的定义为 DAT DB 56, 则程序段执行完后,

A=_____, B=_____。

(3) 程序段完成什么功能?

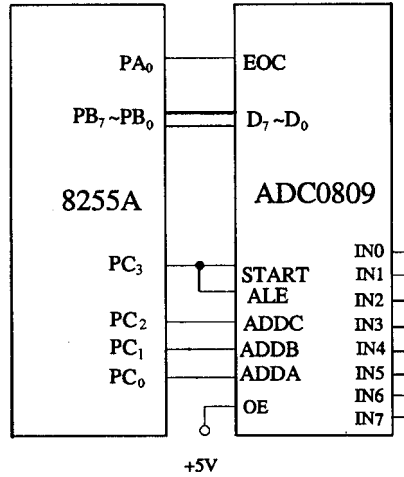
37. 设 8253 的端口地址为 240H~243H(通道 0 端口地址为 240H)。计数器 2 输出用于申请中断, 采用 BCD 计数。如果计数器 2 的输入时钟频率为 30KHz, 输出信号每秒引起 100 次中断。填空完成以下初始化程序段。

```
MOV DX, (1)
MOV AL, (2)
OUT DX, AL ; 初始化定时器, 写入方式控制字
MOV DX, (3)
(4) AL, AL
OUT DX, AL ; 写入计数初始值低 8 位
MOV AL, (5)
OUT DX, AL ; 写入计数初始值高 8 位
```

答: (1) _____ (2) _____ (3) _____ (4) _____ (5) _____

六、设计题 (本大题共 1 小题, 15 分)

38. 模 / 数转换器 ADC0809 通过并行接口 8255A 与 PC 连接, 如题 38 图所示, 填空完成以下程序段, 实现对通道 1 的数据采集。设 8255A 的端口地址范围为 300H~303H, PA 口地址为 300H。初始化及对端口操作时, 无关位默认为 0。



题 38 图

```

MOV DX, (1)
MOV AL, (2)
OUT DX, AL ; 初始化 8255A
MOV DX, (3)
MOV AL, (4)
OUT DX, AL ; 选中通道 1, START=0
ADD AL, 08H
OUT DX, AL ; 选中通道 1, START=1
SUB AL, (5)
OUT DX, AL ; 选中通道 1, START=0 启动 A/D 转换
MOV DX, 300H ; 检查 EOC
LOP: IN AL, DX
TEST AL, (6)
(7) LOP ; EOC=0, 继续查询
MOV DX, (8)
IN DX, AL ; 读取 A / D 转换的数据
HLT
    
```

答: (1) _____ (2) _____ (3) _____ (4) _____
 (5) _____ (6) _____ (7) _____ (8) _____