座位号：

姓名：

机密★启用前

2020年8月高等教育自学考试全国统一考试

微型计算机原理及其应用

（课程代码　02351）

注意事项：

1. 本试卷分为两部分，第一部分为选择题，第二部分为非选择题。
2. 应考者必须按试题顺序在答题卡（纸）指定位置上作答，答在试卷上无效。
3. 涂写部分、画图部分必须使用2B铅笔，书写部分必须使用黑色字迹签字笔。

第一部分　选择题

一、单项选择题：本大题共15小题，每小题1分，共15分。在每小题列出的备选项中只有一项是最符合题目要求的，请将其选出。

1. 下列选项中，不是构成微处理器的硬件的是
   A. 运算器　　B. 控制器
   C. 寄存器组　　D. A\D转换器
2. 十六进制数58的8位二进制补码是
   A. 01011001　　B. 01011000
   C. 10100111　　D. 10101000
3. 8086系统中可直接寻址的字节内存空间为
   A. 64K　　B. 512K
   C. 1M　　D. 2M
4. 8086处理器内部数据通路和寄存器分别为
   A. 8位和16位　　B. 都为16位
   C. 都为8位　　D. 16位和8位
5. 下列选项中，执行速度最快的寻址方式是
   A. 寄存器寻址　　B. 立即寻址
   C. 存储器寻址　　D. 变址寻址
6. 在段间间接转移寻址转移指令中，要实现段间转移所需两个多少位的地址？
   A. 7　　B. 8
   C. 15　　D. 16

7. 下列选项中，表示字符常量的是
   A. 'A'　　B. "A"
   C. /*A*/　　D. /A
8. 下列选项中，属于无条件跳转指令的是
   A. JNC　　B. JNB
   C. JMP　　D. JNA
9. CF=0是哪个条件跳转指令的测试条件？
   A. JMP　　B. JNC
   C. JNE　　D. JNO
10. ROM存储器的特点是用户在使用时
   A. 能修改和写入新信息　　B. 不能修改和写入新信息
   C. 能修改，但不能写入新信息　　D. 不能修改，但能写入新信息
11. 为提高主存和CPU之间的读写速度，在两者之间加入
   A. RAM　　B. 硬盘
   C. Cache　　D. ROM
12. 下列选项中，不属于DMA的传送方式的是
   A. 单字节传送　　B. 成组传送方式
   C. 请求传送方式　　D. 串行传送
13. 每一片8259A可以管理多少级优先权中断源？
   A. 4　　B. 8
   C. 16　　D. 64
14. CPU对8255A初始化需写入控制命令字，有几种控制命令字？
   A. 1　　B. 2
   C. 3　　D. 4
15. 一个八位A/D的分辨率为
   A. 1/64　　B. 1/128
   C. 1/256　　D. 1/1024

二、多项选择题：本大题共5小题，每小题2分，共10分。在每小题列出的备选项中至少有两项是符合题目要求的，请将其选出，错选、多选或少选均无分。

16. 8086CPU允许的外部操作主要有总线请求、复位和启动、暂停，还包括
   A. 存储器读或写　　B. I/O口读或写
   C. 中断响应　　D. 总线保持
   E. 时钟信号控制
17. 在存储器寻址方式中的基址寻址是以哪些基址寄存器内容为基准地址？
   A. DX　　B. BX
   C. BP　　D. SI
   E. DI

02351

18. 下列选项中，可以作为标识符的有

A. MOV　　B. BX

C. ?12　　D. fu12

E. ?

19. 目前 MOS 电路制成的存储器有哪些特点？

A. 集成度高　　B. 功耗低

C. 价格高　　D. 使用寿命短

E. 价格低

20. 进入中断周期后，属于响应中断的过程有

A. 关中断　　B. 开中断

C. 保护断点　　D. 识别中断源

E. 退出中断

第二部分　非选择题

三、填空题：本大题共 10 小题，每小题 1 分，共 10 分。

21. 计算机表示一个二进制数的最基本、也是最小的单位是_____。

22. 在计算机的二进制中，符号位中的正数用_____表示。

23. 在 8086 微处理器中供程序员使用的有 14 个_____位寄存器。

24. 8086 微处理器可以配置_____字节的内存储器。

25. 一般的指令包含两个部分：操作码和_____。

26. TEST 指令执行后结果不送回，只是根据结果修改_____寄存器。

27. 双极型存储器是用_____电路制成的存储器。

28. 要使得 74LS138 芯片输入 101 这一编码，输出端输出的编码是_____。

29. 数据信息、状态信息和控制信息通常都以数据形式在总线上同 CPU 进行传送，这条总线称为_____。

30. 计算机领域中，有两种数据通信方式分别为：并行传送和_____。

四、名词解释题：本大题共 5 小题，每小题 3 分，共 15 分。

31. 字长

32. 指令的寻址方式

33. 存储速度

34. 中断处理

35. 串行传送

五、简答题：本大题共 4 小题，每小题 5 分，共 20 分。

36. 什么是指令周期、总线周期和时钟周期？

37. 什么是查询传送方式？

38. 什么是不可屏蔽中断？

39. 什么是总线的负载能力？

六、综合分析题：本大题共 2 小题，每小题 15 分，共 30 分。

40. 将 DAT1 开始的 15 个字节数据转移到 DAT2 开始的存储区。

41. 题 41 图中，由 8255A 设计的 PC 系统总线 I/O 接口电路，8255A 占用的端口地址为 300H-306H，设 8255A 的 PA、PB、PC 口均工作方式 0，完成下列 8255A 的程序片段：（1）PA 口为输入，PB、PC 口均为输出的初始化程序（已知 8255A 控制字为 10010000B）（2）从 PA 口读入状态至 PB 口输出。

（1）MOV　DX,①_____

MOV　AL,②_____

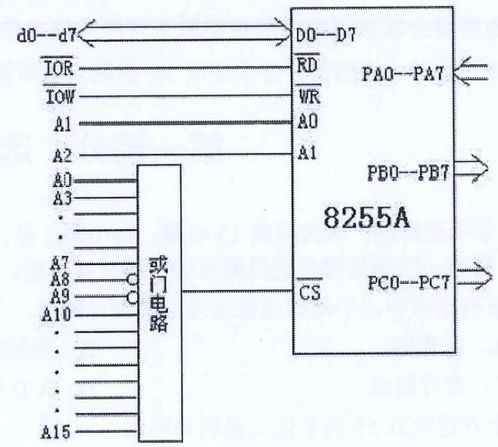
OUT　DX,AL

（2）MOV　DX,③_____

IN　AL,④_____

MOV　DX, ⑤_____

OUT　DX,⑥_____



题 41 图