

20. 某 10 位单极性 D/A 转换器输出电压范围为 0~+5V, 数字量 300H 对应的输出电压约为
- A. 1.25V B. 2.50V
C. 3.75V D. 5.00V

第二部分 非选择题

二、填空题: 本大题共 10 小题, 每小题 1 分, 共 10 分。

21. 在 8086 通用寄存器中, 寄存器_____被称为数据寄存器。
22. 某存储单元的段基址为 2000H, 偏移地址为 0C800H, 则该存储单元的物理地址是_____。
23. 条件转移指令 JNC 的转移条件是_____。
24. 已知 AL=45H, CL=3, 指令“SHL AL, CL”执行后, AL 中的内容是_____H。
25. 指令“MOV AX, 8EQ8”执行后, AX 的内容为_____H。
26. 可以使用_____片 2K×8 的 RAM 芯片来构成一个 4K×16 位的存储器。
27. 在 8255A 的工作方式中, 只有端口_____可设置为方式 2。
28. 在异步串行通信中, 若帧格式由 1 个起始位、7 个数据位、1 个奇偶校验位和 1 个停止位组成, 当每秒传输 200 个字符时, 它的比特率为_____bps。
29. D/A 转换器的主要技术指标有_____、转换精度和转换速度等。
30. 以查询方式获得 ADC0809 转换结果时, 一般要先查询 ADC0809 的_____引脚对应的状态位以确定转换是否结束。

三、程序分析题: 本大题共 6 小题, 每小题 4 分, 共 24 分。

31. 阅读下面的程序段

```
MOV AL, 56H
MOV DL, AL
MOV CL, 4
SHL AL, CL
SHR DL, CL
OR AL, DL
```

程序段执行后, AL=_____H, DL=_____H。

32. 阅读下面的程序段

```
MOV AL, 10
ADD AL, AL
MOV BL, AL
ADD AL, AL
SHL AL, 1
ADD AL, BL
```

程序段执行后, AL=_____H, BL=_____H。

33. 阅读下面的程序段

```
MOV BL, 69H
MOV DL, BL
SHR BL, 1
AND BL, 55H
SHL DL, 1
AND DL, 0AAH
OR BL, DL
```

程序段执行后, BL=_____H, DL=_____H。

34. 阅读下面的程序段

```
MOV AL, 0
MOV BL, 58H
MOV DL, BL
AND DL, 0FH
ADD AL, DL
MOV CL, 4
ROL BL, CL
MOV DL, BL
AND DL, 0FH
ADD AL, DL
```

程序段执行后, AL=_____H, BL=_____H, DL=_____H。

35. 阅读下面的程序段

```
VAR_A DB 5 DUP (3, 5, 7, 9)
      :
LEA BX, VAR_A
MOV CX, 10
MOV AX, 0
LOP: ADD AL, [BX]
      CMP AL, 10
      JB NEXT
      INC AH
      SUB AL, 10
NEXT: INC BX
      LOOP LOP
```

程序段执行后, AL=_____H, AH=_____H。

36. 某系统中 8253 的计数器 1 的初始化程序段如下:

```
MOV AL, 67H
MOV DX, 243H
OUT DX, AL
MOV DX, 241H
MOV AL, 02H
OUT DX, AL
```

由上述程序段可知,8253 的计数器 1 的端口地址为_____H,工作在方式_____。
若计数器 1 的输入脉冲的频率为 1MHz, 则其输出波形的频率是_____Hz。

四、编写程序题: 本大题共 1 小题, 8 分。

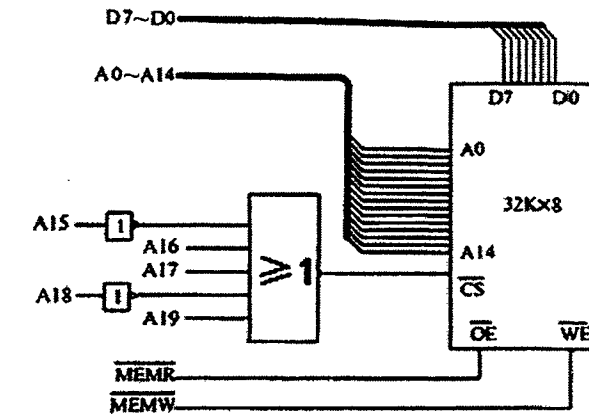
37. 下面程序的功能是: 求内存中以 ARRAY 单元为首地址的存储区中的 COUNT 个有符号数的最小值, 并将求得的最小值存入到 RESULT 单元中。将程序补充完整, 以完成指定的功能。

```
DATA SEGMENT
    ARRAY DB 8, -19, 65, -12, 78, -32, 120, -17, 36, 32
    COUNT EQU $-ARRAY
    RESULT DB ?
DATA ENDS
CODE SEGMENT
    ASSUME CS: CODE, DS: DATA
    START: MOV AX, DATA
           MOV DS, AX
           LEA SI, ARRAY
           MOV CX, COUNT
           _____ ; (1)
           MOV AL, [SI]
    L1: INC SI
           _____ ; (2)
           CMP AL, BL
           _____ ; (3)
           MOV AL, BL
    L2: LOOP L1
           _____ ; (4)
```

```
MOV AH, 4CH
INT 21H
CODE ENDS
END START
```

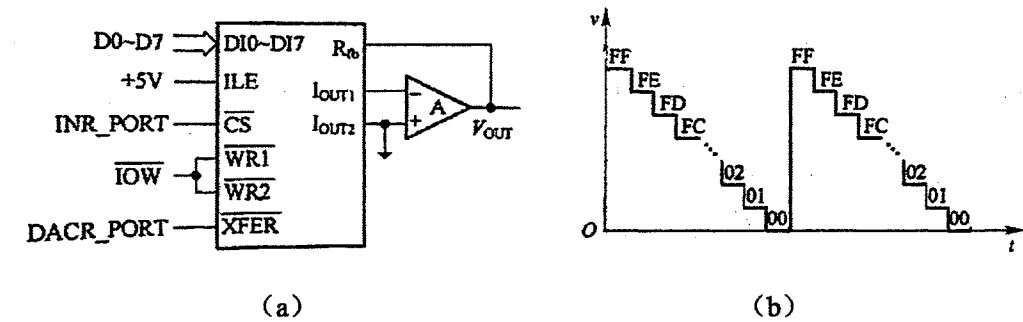
五、简单应用题: 本大题共 2 小题, 每小题 5 分, 共 10 分。

38. 有一片 32K×8 RAM 存储芯片, 与 CPU 的连接如题 38 图所示。由图可知, 要使该 RAM 芯片有效, A19~A15 应为_____B。该存储芯片的地址范围为_____H~_____H。



题 38 图

39. DAC0832 与总线的连接如题 39 图 (a) 所示, 设其输入寄存器的地址为 INR_PORT, DAC 寄存器的地址为 DACR_PORT, 参考电压 V_{REF} 为 -5V。将下列程序段补充完整, 以通过该 DAC0832 输出如题 39 图 (b) 所示的反向锯齿波。



题 39 图

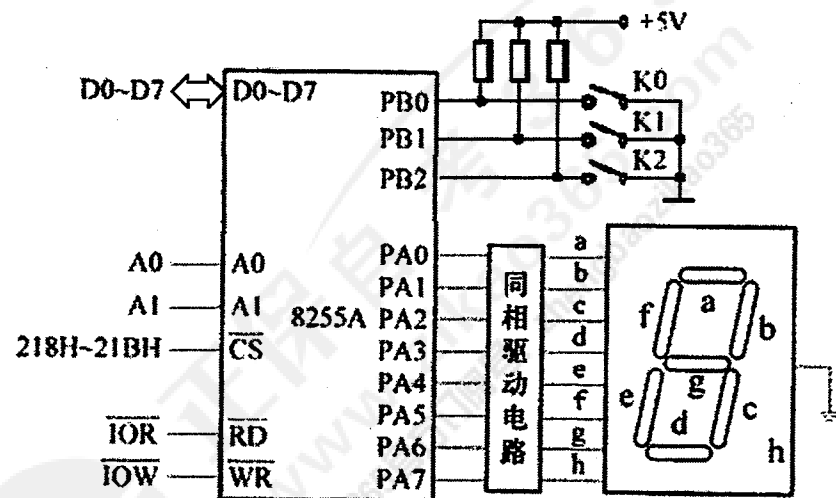
```

MOV AL, _____ H ; (1)
L1: MOV DX, _____ ; (2)
    OUT DX, AL
    MOV DX, _____ ; (3)
    OUT DX, AL
    CALL DELAY ; 延时
    _____ AL ; (4)
    _____ L1 ; (5)

```

六、综合应用题：本大题共 1 小题，8 分。

40. 如题 40 图所示，8255A 的 PA 端口外接一个共阴极 LED 数码管，PB 端口外接 3 个开关。要求根据 K0、K1、K2 三个开关的闭合和断开状态让 LED 数码管显示对应的数字 0~7，对应关系如题 40 表所示，表中“√”表示闭合，“×”表示断开。
已知 8255A 的 PA 端口地址为 218H，PB 端口地址为 219H，控制端口地址为 21BH。
将下列程序段补充完整，以完成指定的功能。



题 40 图

题 40 表

K2	K1	K0	显示数字
√	√	√	7
√	√	×	6
√	×	√	5
√	×	×	4
×	√	√	3
×	√	×	2
×	×	√	1
×	×	×	0

```

MOV DX, _____ H ; (1)
MOV AL, _____ H ; (2)
OUT DX, AL
MOV BX, _____ H ; (3)
L1: MOV DX, _____ H ; (4)
    IN AL, DX
    AND AL, _____ H ; (5) 屏蔽高 5 位
    _____ AL, 07H ; (6)
    XLAT
    MOV DX, _____ H ; (7)
    OUT DX, AL
    CALL DELAY10S ; 调用延时 10 秒子程序
    _____ L1 ; (8)

```

；以下数据为 LED 显示字形码

DS: 200H DB 3FH, 06H, 5BH, 4FH, 66H, 6DH, 7DH, 07H